



LR8341 系列低功耗线性稳压器

1 产品特点

- 低输入功耗
- 低输入压差
- 高输入耐压: 40V
- 低静态电流: 2uA
- 高输出精度: ±2%
- 集成短路保护功能

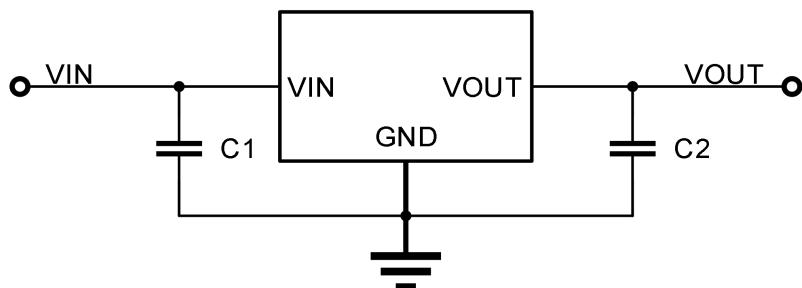
2 产品应用

- 智能照明设备
- MCU 控制系统供电
- 专用开关电源辅助供电
- 物联网传感器设备供电

3 产品描述

LR8341 系列是一款基于 CMOS 工艺的高精度低压差线性稳压器。它具有低静态功耗、高耐压等特性，LR8341 系列产品输入电压可达 40V，固定输出电压范围在 2.5V-5V。芯片内置有短路保护功能，可以保障产品在使用中安全运行。

LR8341 能在输入压差极小的情况下提供 100mA 的输出电流，并且仍能保持良好的调整率。由于输入输出间的电压差很小和静态偏置电流很小，这些器件特别适用于计算机、消费类产品和工业设备等。



4 器件信息

规格型号	输出电压	封装	丝印
LR8341A-T25/-M25	2.5V	SOT23-3L/SOT89-3	LR8341 A25 XXX
LR8341A-T27/-M27	2.7V	SOT23-3L/SOT89-3	LR8341 A27 XXX
LR8341A-T30/-M30	3.0V	SOT23-3L/SOT89-3	LR8341 A30 XXX
LR8341A-T33/-M33	3.3V	SOT23-3L/SOT89-3	LR8341 A33 XXX
LR8341A-T36/-M36	3.6V	SOT23-3L/SOT89-3	LR8341 A36 XXX



LR8341A-T40/-M40	4.0V	SOT23-3L/SOT89-3	LR8341 A40 XXX
LR8341A-T44/-M44	4.4V	SOT23-3L/SOT89-3	LR8341 A44 XXX
LR8341A-T50/-M50	5.0V	SOT23-3L/SOT89-3	LR8341 A50 XXX

注: XXX 代表批号

P:2023
Q:2024

01:第一批
02:第二批

5 版本历史

新编 P 版本 (Feb.2022)

- 新修订 P 版本规格书..... 1-10

新编 A 版本 (Jun.2022)

- 新修订 A 版本规格书..... 1-11

新编 B 版本 (Jul.2022)

- 新修订 B 版本规格书..... 1-11

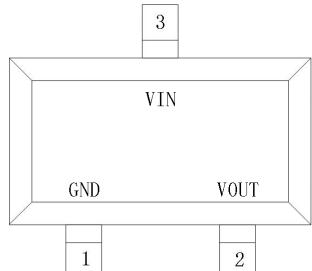
新编 C 版本 (Oct.2022)

- 新修订 C 版本规格书..... 1-12

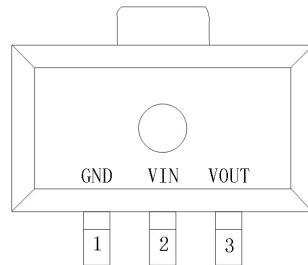
注: 历史版本页数可能与当前版本的页数有所差异。



6 引脚定义和功能

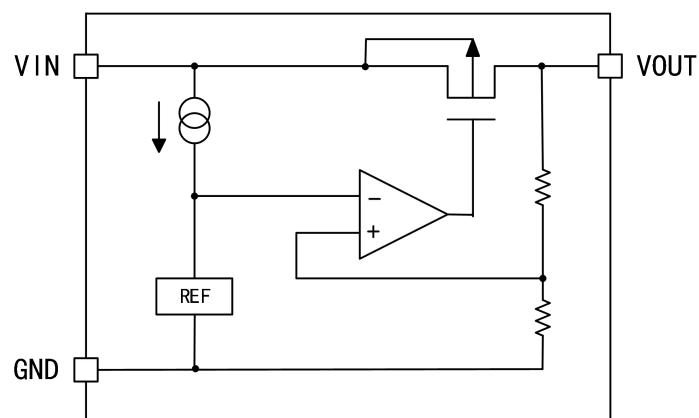


SOT23-3L
(TOP VIEW)



SOT89-3
(TOP VIEW)

7 功能框图





8 电气特性

8.1 极限参数

常温下测试(除非特殊说明)⁽¹⁾

Name	Min		Max	Unit
最大输入电源电压	VIN		55	V
最大输出电流	I _{OUT}		160	mA
耗散功率	P _D	SOT23-3L	250	mW
		SOT89-3	500	
工作温度	T _{OPR}		-40~+105	°C
存储温度	T _{STG}		-40~+125	°C

(1) 在超出上面列出的绝对最大额定值条件下工作可能会造成器件的永久损坏。这些只是应力额定值，长时间处于最大绝对额定条件下会影响设备的可靠性。

(2) 所有电压值都是相对于 GND 的值，除非额外注明。

(3) 下列一个或两个条件可能会导致整体设备的使用寿命降低：

- 长期高温储存
- 长时间在最高温度下使用

8.2 ESD

Mode	Name	Max	Unit
H.B.M	POS/NEG	±3000	V

8.3 电气参数

除非特殊说明, T_J = 25°C.

参数	符号	测试条件	最小值	典型值	最大值	单位
输入电压	V _{IN}	I _{SS} =5uA	—	—	40	V
输出电压	V _{OUT}	V _{IN} =V _{OUT} +2V, I _{OUT} =10mA	V _{OUT} *0.99	V _{OUT}	V _{OUT} *1.01	V
输出电流	I _{OUT}	V _{IN} = V _{OUT} +2V	—	100	—	mA
线性调整度	△V _{OUT}	V _{OUT} +2V≤V _{IN} ≤40V, I _{OUT} =5mA	-30	—	30	mV
负载调整度	△V _{OUT}	V _{IN} = V _{OUT} +2V, 1mA≤I _{OUT} ≤100mA	-50	—	50	mV
最小压差	V _{Drop}	I _{OUT} =50mA, △V _{OUT} =±2%*V _{OUT}	320	390	450	mV
		I _{OUT} =100mA, △V _{OUT} =±2%*V _{OUT}	600	750	900	mV



朗瑞半导体
LORY Semiconductor

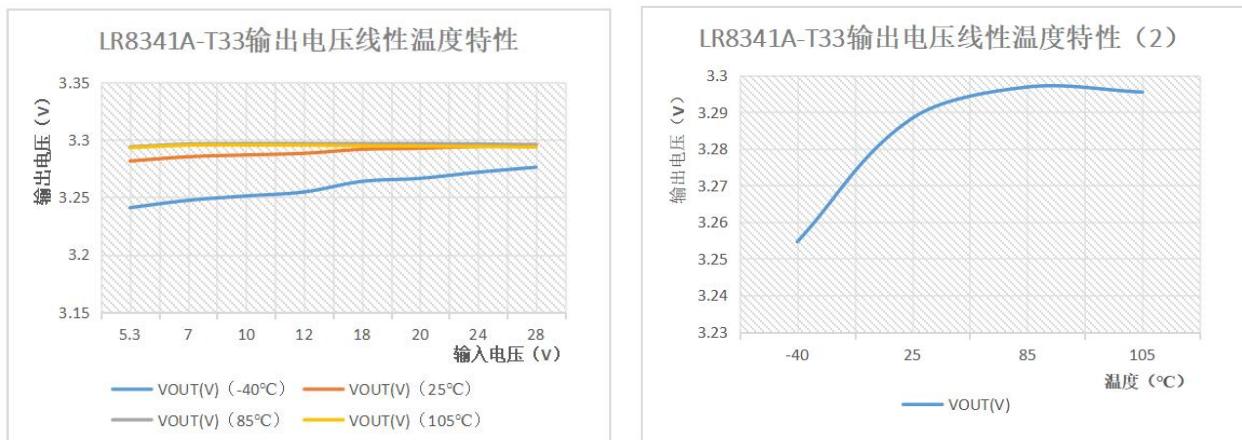
LR8341A 系列
Oct-2022-REV.D

纹波抑制比	PSRR	VIN= VOUT+1V, IOUT=10mA	f=100Hz	—	75	—	dB
			f=1kHz	—	60	—	
			f=10kHz	—	45	—	
静态电流	I _{SS}	VIN= VOUT+2V		—	2	5	uA
短路电流	I _{SCP}	VOUT=GND		—	15	—	mA
温度系数	△VOUT/ (△Ta*VOUT)	VIN= VOUT+1V, IOUT=10mA, -40°C≤Ta≤85°C		—	±50	±100	ppm/°C

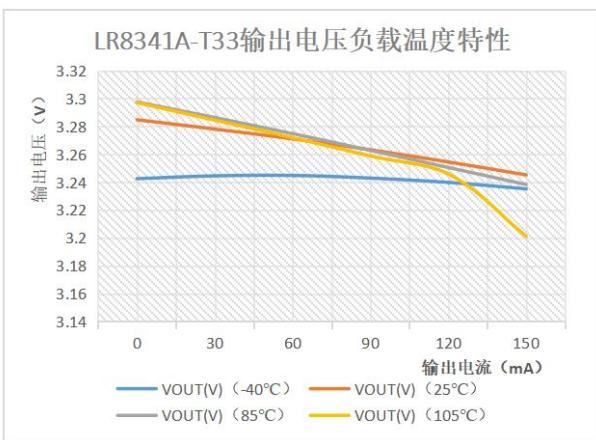


9 特性曲线 (除非特殊说明 $C_{IN}=C_{OUT}=1\mu F$, $T_J = 25^{\circ}C$.)

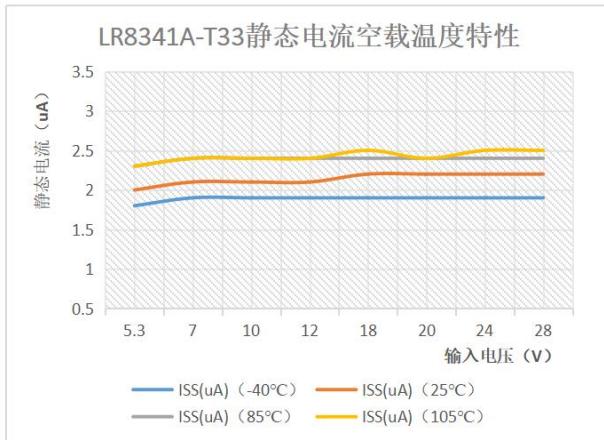
9.1 输出电压线性特性



9.2 输出电流能力

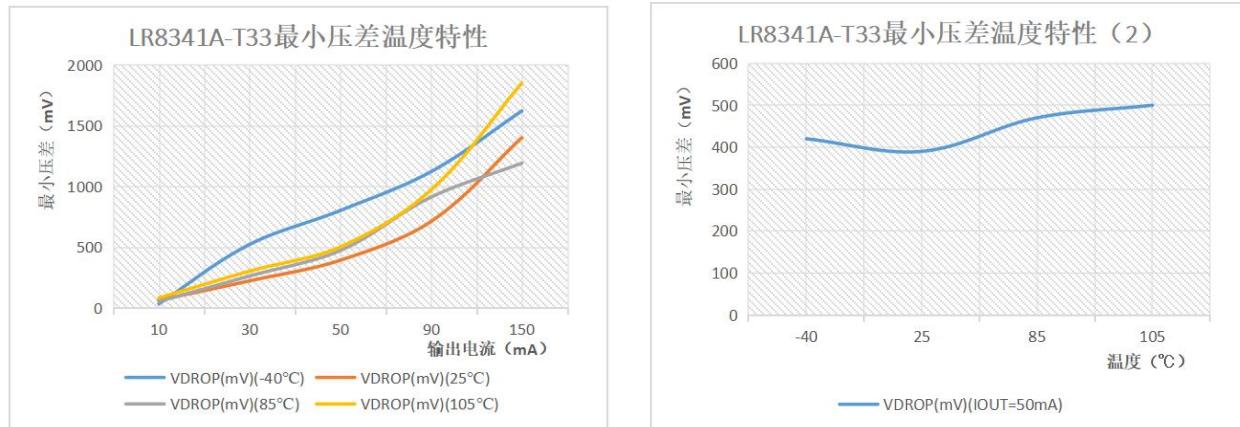


9.3 静态电流温度特性





9.4 最小输入压差温度特性





10 应用信息

该系列芯片为三端低压差系列线性稳压器。必须严格遵循下列应用要点以实现正确操作。

10.1 外部电路

输入和输出引脚必须要接上外部电容。对于输入引脚，尤其在采用电池供电时而产生高阻抗时，必须连接上合适的旁路电容，建议输入电容值至少为 $1\mu F$ ，并且为陶瓷电容，以实现更好的温度系数和更低的 ESR(等效串联电阻)，如应用电路所示。而对于输出引脚，尤其在负载具有瞬态性能时，必须连接合适的电容，输出电容在保持输出电压稳定方面起着重要作用。对于陶瓷型电容器，电容值至少为 $1\mu F$ 。选择较大容值的电容可以限制瞬态电压输出。

10.2 热注意事项

芯片最大功耗取决于 IC 封装的热阻、PCB 布局、周围气流速度以及结点与环境温度的温差。通过以下公式计算可得最大功耗： $PD_{(MAX)}=(T_{J(MAX)} - Ta)/\theta_{JA}$ 此处的 $T_{J(MAX)}$ 为结点最大温度， Ta 为环境温度，而 θ_{JA} 为 IC 封装中每瓦度的结点到环境热阻。下表显示了各种封装类型的 θ_{JA} 值。

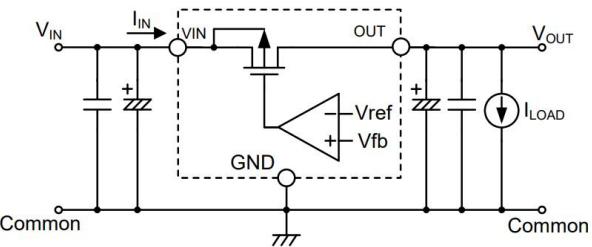
封装类型	θ_{JA} (°C/W)
SOT89-3	200 °C/W
SOT23-3L	500 °C/W

工作极限参数中，最大结温是 $150^{\circ}C$ 。尽管如此，建议正常工作时最大结温不超过 $125^{\circ}C$ 以确保其可靠性。

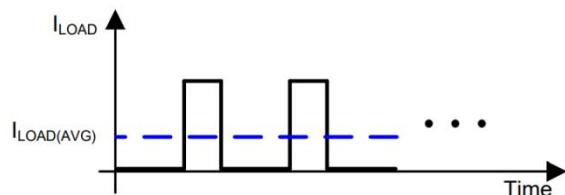
10.3 功耗计算

为使芯片工作在极限范围内并保持一个稳定的输出电压，芯片的功耗 PD 一定不能超过最大功耗 $PD_{(MAX)}$ ，即 $PD \leq PD_{(MAX)}$ 。由下图可看出几乎所有功率都是通过晶体管产生，这等同于在负载上串联一个可变电阻，从而保持输出电压恒定。此处产生的功率表现为热能，必须保证芯片不能超过最大结点

温度。



由于负载的瞬态性能，在实际应用中要求稳压器提供静态和瞬态电流。虽然该系列芯片操作于限制范围内，并在其静态电流下工作良好，但必须注意可能导致电流上升至接近极限参数的瞬态负载，这也将导致芯片结点温度的升高。电路中存在静态电流和瞬态电流，最需考虑的应为芯片中产生热能的电流值均值，更确切地说是 RMS 值。下图显示了与瞬态电流相关的平均电流。



由于芯片的瞬态电流很小，一般可以忽略，故假设输入电流等于输出电流，则芯片的功耗 PD 可计算为输入电压和输出电压的压差乘以电流，即得公式 $PD=(V_{IN} - V_{OUT}) \times I_{IN}$ ，由于输入电流也等于负载电流，因此可得公式 $PD=(V_{IN} - V_{OUT}) \times I_{LOAD}$ 但由于瞬态负载电流的存在，功耗 PD 应为 $PD=(V_{IN} - V_{OUT}) \times I_{LOAD(AVG)}$

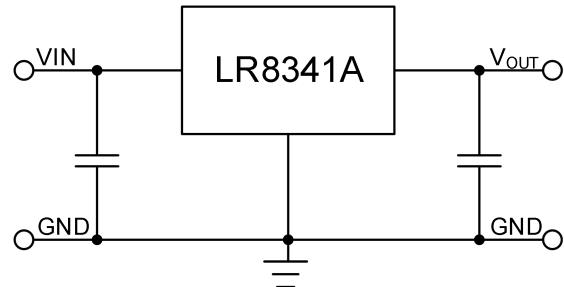
10.4 电流保护功能

LR8341 实现了短路保护功能，若是输出电压低于 $0.7V$ ，短路保护功能生效，SCP 电流设置为 $15mA$ 。一旦输出电压大于 $0.7V$ ，则过流保护功能关闭，即使输出短路接地也可以防止 IC 损坏。当输出短路至地时，输出电流会被钳位到 I_{SC}

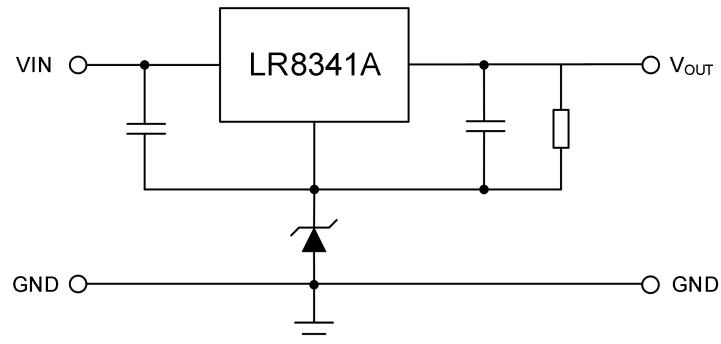


11 应用方案

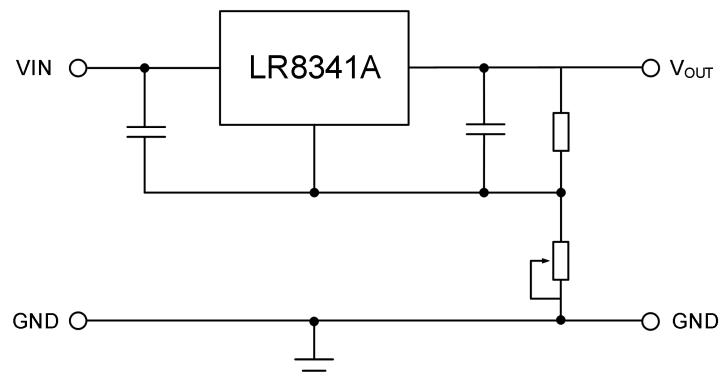
11.1 基本应用电路



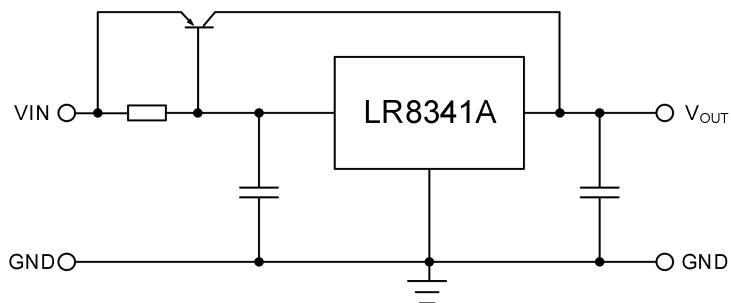
11.2 扩展输出电压应用电路



11.3 扩展输出电压应用电路 2

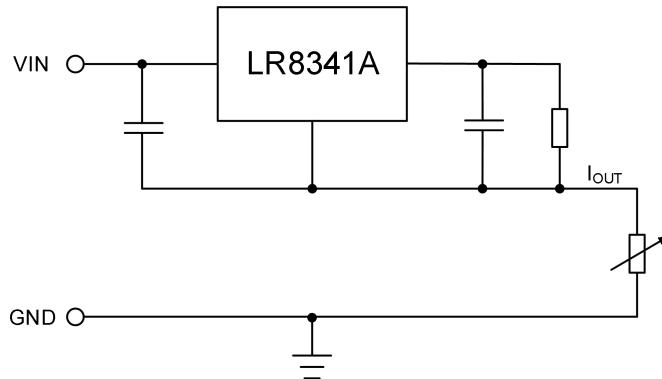


11.4 高输出电流正电压稳压应用电路

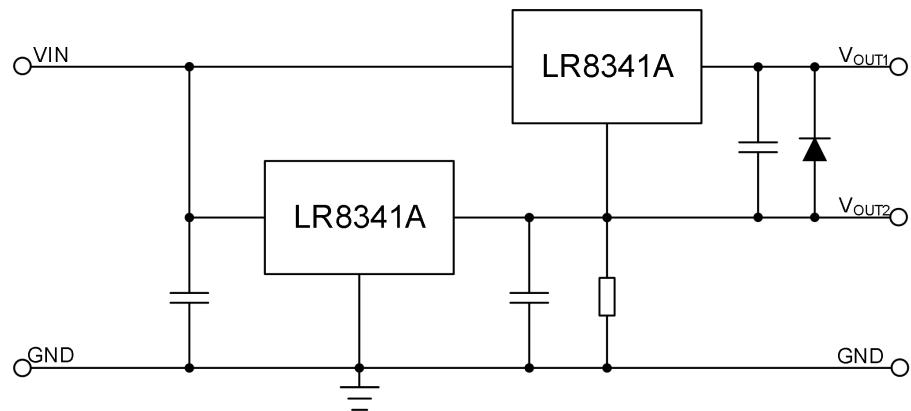




11.5 恒流源输出应用电路



11.6 双通道输出应用电路

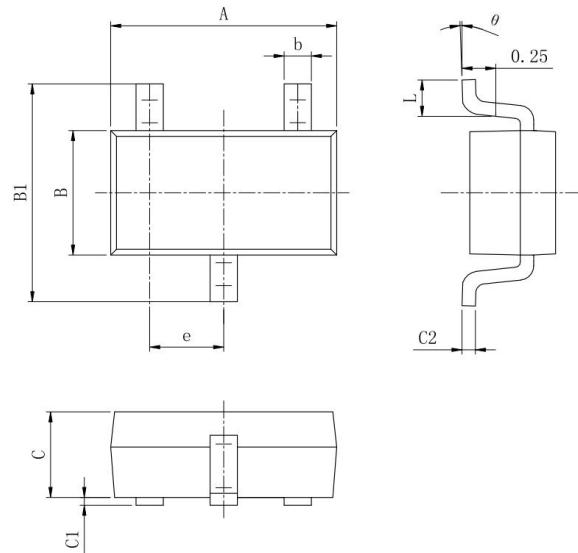


12 Layout 指导

1. C_{IN} 和 C_{OUT} 离 LDO 尽可能近，一般推荐 $C_{IN}=C_{OUT}$ 在 $1\mu F-10\mu F$ 之间，需要注意输入电容耐压值。
2. LDO 输入端建议串联 10Ω 左右的电阻，以吸收前级输入尖峰电压。
3. 尽量大的铺地面积，可以提高抗干扰性，增加 LDO 散热性能。



13 封装信息 (SOT23-3L)



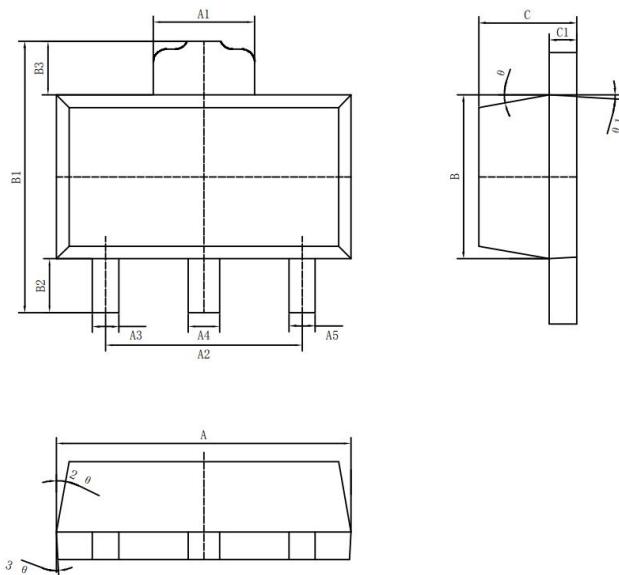
尺寸标注	最小(mm)	最大(mm)	尺寸标注	最小(mm)	最大(mm)
A	2.82	3.03	C	1.05	1.15
e	0.95(BSC)		C1	0.03	0.15
b	0.28	0.45	C2	0.12	0.23
B	1.05	1.70	L	0.35	0.55
B1	2.60	3.00	θ	0°	8°

注意:

1. 本图如有更改，恕不另行通知，使用前请注意获取产品对应版本资料。



封装信息 (SOT89-3)



尺寸标注	最小 (mm)	最大 (mm)	尺寸标注	最小 (mm)	最大 (mm)
A	4.40	4.60	B3	0.82	0.83
A1	1.65	1.75	C	1.40	1.60
A2	2.95	3.05	C1	0.35	0.45
A3	0.35	0.45	θ	6°	
A4	0.43	0.53	θ_1	3°	
A5	0.35	0.45	θ_2	6°	
B	2.40	2.60	θ_3	3°	
B1	4.05	4.25			
B2	0.82	0.83			

注意:

- 本图如有更改，恕不另行通知，使用前请注意获取产品对应版本资料。